









DLP301S JAJSLG7 - JULY 2021

DLP301S 0.3 インチ 3.6 メガピクセル DMD、TI DLP® 3D プリンタ用

1 特長

- 0.3 インチ (7.93mm) 対角マイクロミラー・アレイ
 - マイクロメートル・サイズのアルミ製ミラーを直交に 配置した 1280 × 720 アレイ
 - 5.4 ミクロンのマイクロミラー・ピッチ
 - マイクロミラー傾斜角:±17°(平面に対して)
 - 側面照明による最適な効率と光学エンジン・サイズ
 - 偏波無依存のアルミニウム製マイクロミラー表面
- 8 ビット SubLVDS 入力データ・バス
- 専用の DLPC1438 3D プリント・コントローラと DLPA200x または DLPA300x PMIC/LED ドライバに よる信頼性の高い動作

2 アプリケーション

- TI DLP® 3D プリンタ
 - 積層造形
 - 液槽重合法 (Vat polymerization)
 - マスク・ステレオリソグラフィー (mSLA 3D プリンタ)
- 歯科用 DLP 3D プリンタ
- 露光:空間的および時間的な露光をプログラム可能

3 概要

DLP301S デジタル・マイクロミラー・デバイス (DMD) は、 **MOEMS** デジタル制御の (micro-optoelectromechanical system) 空間光変調器 (SLM) です。 適切な光学システムと結合することで、この DMD は非常 に鮮明で高品質の画像を表示できます。この DMD は、 DLP301S DMD、DLPC1438 3D プリント・コントローラ、 DLPA200x/DLPA300x PMIC/LED ドライバで構成される チップセットの一部です。この DMD は物理的なサイズが 小さく、コントローラや PMIC/LED ドライバと組み合わせる ことにより、高速、高解像度、高信頼性の DLP 3D プリン タ用の高出力光学エンジンを実現する、完全なシステム・ ソリューションを提供します。

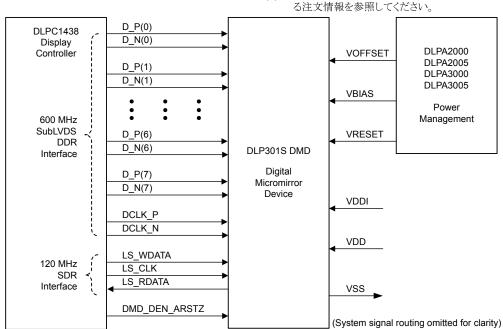
DLP300S の開発を始める方法については、TI DLP® 光 制御テクノロジーのページをご覧ください。

Tl.com で利用できる DLP の高度な光制御リソースには、 リファレンス・デザイン、光モジュール・メーカー、DLP デザ イン・ネットワーク・パートナーなどが含まれており、製品開 発期間の短縮に役立ちます。

製品情報(1)

部品番号	パッケージ	本体サイズ (公称)						
DLP301S	FQS (99)	19.25mm × 7.20mm						

利用可能なパッケージについては、このデータシートの末尾にあ



アプリケーション概略



Table of Contents

1 特長 1	5.3 Related Links3
2 アプリケーション1	
3 概要1	5.5 Trademarks4
4 Revision History2	5.6 Electrostatic Discharge Caution4
5 Device and Documentation Support	5.7 Glossary4
5.1 Device Support	
5.2 Receiving Notification of Documentation Updates3	

4 Revision History

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

DATE	REVISION	NOTES
July 2021	*	Initial release.



5 Device and Documentation Support

5.1 Device Support

5.1.1 Device Nomenclature

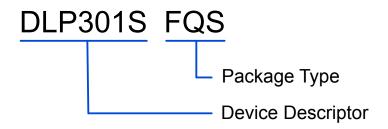


図 5-1. Part Number Description

5.1.2 Device Markings

The device marking includes the legible character string GHJJJJK DLP301SFQS. GHJJJJK is the lot trace code. DLP301SFQS is the orderable device number.

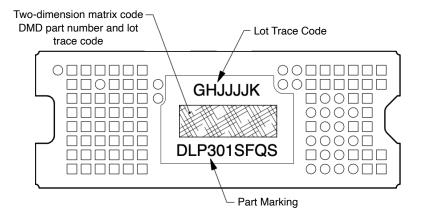


図 5-2. DMD Marking

5.2 Receiving Notification of Documentation Updates

To receive notification of documentation updates, navigate to the device product folder on ti.com. Click on *Subscribe to updates* to register and receive a weekly digest of any product information that has changed. For change details, review the revision history included in any revised document.

5.3 Related Links

表 5-1 lists quick access links. Categories include technical documents, support and community resources, tools and software, and quick access to sample or buy.

PARTS	PRODUCT FOLDER	SAMPLE & BUY	TECHNICAL DOCUMENTS	TOOLS & SOFTWARE	SUPPORT & COMMUNITY	
DLP301S	Click here	Click here	Click here	Click here	Click here	
DLPC1438	Click here	Click here	Click here	Click here	Click here Click here	
DLPA2000	Click here	Click here	Click here	Click here		
DLPA2005	Click here	Click here	Click here	Click here	Click here	
DLPA3000	DLPA3000 Click here		Click here	Click here	Click here	

表 5-1. Related Links



表 5-1. Related Links (continued)

PARTS	PRODUCT FOLDER	SAMPLE & BUY	TECHNICAL DOCUMENTS	TOOLS & SOFTWARE	SUPPORT & COMMUNITY	
DLPA3005	Click here	Click here	Click here	Click here	Click here	

5.4 サポート・リソース

TI E2E™ サポート・フォーラムは、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計で必要な支援を迅速に得ることができます。

リンクされているコンテンツは、該当する貢献者により、現状のまま提供されるものです。これらは TI の仕様を構成するものではなく、必ずしも TI の見解を反映したものではありません。TI の使用条件を参照してください。

5.5 Trademarks

TI E2E[™] is a trademark of Texas Instruments.

DLP® is a registered trademark of Texas Instruments.

すべての商標は、それぞれの所有者に帰属します。

5.6 Electrostatic Discharge Caution



This integrated circuit can be damaged by ESD. Texas Instruments recommends that all integrated circuits be handled with appropriate precautions. Failure to observe proper handling and installation procedures can cause damage.

ESD damage can range from subtle performance degradation to complete device failure. Precision integrated circuits may be more susceptible to damage because very small parametric changes could cause the device not to meet its published specifications.

5.7 Glossary

TI Glossary

This glossary lists and explains terms, acronyms, and definitions.

6 Mechanical, Packaging, and Orderable Information

The following pages include mechanical, packaging, and orderable information. This information is the most current data available for the designated devices. This data is subject to change without notice and revision of this document. For browser-based versions of this data sheet, refer to the left-hand navigation.

Submit Document Feedback

Copyright © 2022 Texas Instruments Incorporated

www.ti.com 28-Oct-2022

PACKAGING INFORMATION

Orderable Device	Status	Package Type	Package Drawing	Pins	Package Qty	Eco Plan	Lead finish/ Ball material	MSL Peak Temp	Op Temp (°C)	Device Marking (4/5)	Samples
DLP301SFQS	ACTIVE	CLGA	FQS	99	120	RoHS & Green	(6) NI/AU	N / A for Pkg Type	0 to 40		Samples

(1) The marketing status values are defined as follows:

ACTIVE: Product device recommended for new designs.

LIFEBUY: TI has announced that the device will be discontinued, and a lifetime-buy period is in effect.

NRND: Not recommended for new designs. Device is in production to support existing customers, but TI does not recommend using this part in a new design.

PREVIEW: Device has been announced but is not in production. Samples may or may not be available.

OBSOLETE: TI has discontinued the production of the device.

(2) RoHS: TI defines "RoHS" to mean semiconductor products that are compliant with the current EU RoHS requirements for all 10 RoHS substances, including the requirement that RoHS substance do not exceed 0.1% by weight in homogeneous materials. Where designed to be soldered at high temperatures, "RoHS" products are suitable for use in specified lead-free processes. TI may reference these types of products as "Pb-Free".

RoHS Exempt: TI defines "RoHS Exempt" to mean products that contain lead but are compliant with EU RoHS pursuant to a specific EU RoHS exemption.

Green: TI defines "Green" to mean the content of Chlorine (CI) and Bromine (Br) based flame retardants meet JS709B low halogen requirements of <=1000ppm threshold. Antimony trioxide based flame retardants must also meet the <=1000ppm threshold requirement.

- (3) MSL, Peak Temp. The Moisture Sensitivity Level rating according to the JEDEC industry standard classifications, and peak solder temperature.
- (4) There may be additional marking, which relates to the logo, the lot trace code information, or the environmental category on the device.
- (5) Multiple Device Markings will be inside parentheses. Only one Device Marking contained in parentheses and separated by a "~" will appear on a device. If a line is indented then it is a continuation of the previous line and the two combined represent the entire Device Marking for that device.
- (6) Lead finish/Ball material Orderable Devices may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス・デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとします。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、TI の販売条件、または ti.com やかかる TI 製品の関連資料などのいずれかを通じて提供する適用可能な条項の下で提供されています。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。

お客様がいかなる追加条項または代替条項を提案した場合でも、TIはそれらに異議を唱え、拒否します。

郵送先住所:Texas Instruments, Post Office Box 655303, Dallas, Texas 75265 Copyright © 2022, Texas Instruments Incorporated